

- 一. 生产前应由工程师将各种参数调好, 保证调整到最佳状态后, 将此EEPROM作为母片进行写EEPROM
- 1) 搜索频道, 将各频道的声音制式选好, 将假台SKIP开关打开。
  - 2) 进入工厂模式, 在EEPROM菜单下调整200单元, 将屏幕下显示的数字两边对称, 根据所确定的伴音功率, 同样方式调整202单元的高四位, 将AV射频信号的音量从0-4U调整到合适值。
  - 3) 调整206单元将TV的Verucal\_wait调整到最佳值, 默认值为16, 调整207单元将VGA的Verucal\_wait调整到最佳值, 默认值为15, 调整20C单元将HDTV(YpByPr)的Verucal\_wait调整到最佳值, 默认值为16, 调整20D单元将833的Verucal\_wait调整到最佳值, 默认值为16。
  - 4) 调整203单元将peakLIMIT调整到最佳值, 默认值为0F。
  - 5) 调整208单元将TV下SECAM制式下的亮色时间差调整到最佳值。
  - 6) 调整204单元将阴极驱动电平调整到最佳值, 默认值为06。
- 二. 确认20F单元值为88, 210-211单元值为AC, 否则开机EEPROM将全部被初始化。
- 三. 若PAL或NTSC或VGA图象中线和CRT中线不在同一位置, 分别在PAL或NTSC或VGA下调整vertical slop值, 有关vertical slop值的详细定义可参见TDA9332的datasheet。
- 四. EEPROM单元定义(配东芝CRT数据)

| 地址<br>(HEX) | 数据<br>(HEX) | 数据<br>(HEX) | DISCRIPTION                                                                                                                                                                                                                         |
|-------------|-------------|-------------|-------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|
|             | 29F3A-N     | 29F9G-PN    |                                                                                                                                                                                                                                     |
| 000         | A5          | A5          | BIT0: NR (--静音开, 0--关)<br>BIT1: 高频头选项 (1-SHARP高频头, 0-SAMSUNG高频头)<br>BIT2: 重低音 (1-开, 0-关)<br>BIT3: ENGLISH (0-中文, 1-英文)<br>BIT4: 1-童锁开, 0-童锁关<br>BIT5: 1-要重低音, 0-无重低音<br>BIT6: (1-第三种高频头, 0-用的BIT1选择)<br>BIT7: 1-自动白平衡检测, 0-无自动白平衡检测 |
| 001         | F6          | 72          | BIT0: FACTORY MODE (1-工厂模式开, 0-关)<br>BIT1: 1-要地磁校正, 0-无地磁校正<br>BIT2: 1-拉幕开关<br>BIT3: 软换台 (0-关, 1-开)<br>BIT4: REVON开关<br>BIT5: PAL只有无60HZ逐行扫描<br>BIT6: 50HZ逐行选择<br>BIT7: 1-要速度调制, 0-无速度调制                                            |
| 002         | FF          | 23          | BIT0: F_AV2_ENABLE<br>BIT1: 高频头选项 (1-SHARP高频头, 0-SAMSUNG高频头)<br>BIT2: F_DVD_ENABLE<br>BIT3: F_VGA_ENABLE<br>BIT4: F_HDTV_ENABLE<br>BIT5: F_RF_NTSC_ENABLE<br>BIT6: F_VGA_MUTE_SYNC<br>BIT7: F_CDTV_ENABLE                           |
| 005         | 04          | 04          | BIT0: F_LAMP_ENABLE<br>BIT1: F_GAME_ENABLE<br>BIT2: F_LA7461_REMOTE<br>BIT3: F_SAA7118_WHITE_PEAK_LIMIT<br>BIT4: F_TA1370_ENABLE<br>BIT5: F_16_9_ENABLE                                                                             |

| 地址<br>(HEX) | 数据<br>(HEX) | 数据<br>(HEX) | DISCRIPTION                        |
|-------------|-------------|-------------|------------------------------------|
|             | 29F3A-N     | 29F9G-PN    |                                    |
| 200         | 0F          | 0F          | OSD的水平位置偏移量                        |
| 201         | 04          | 04          | 高压补偿                               |
| 202         | 22          | 22          | 高四位--AV音量增益,低四位---TV射频音量增益         |
| 203         | 04          | 04          | 峰值限幅                               |
| 204         | 04          | 04          | 阴极驱动峰值                             |
| 205         | 64          | 64          | 拉幕中心                               |
| 206         | 16          | 16          | TV VERTICAL WAIT "三星管是14"          |
| 207         | 17          | 17          | VGA VERTICAL WAIT                  |
| 208         | 08          | 08          | YC 时延差SECAM                        |
| 209         | 80          | 80          | ADDYPbPr_TA1370_PHASE              |
| 20A         | 80          | 80          | ADDHDTV_TA1370_PHASE               |
| 20B         | E2          | E2          | ADDCDTV_TA1370_PHASE               |
| 20C         | 17          | 17          | HDTV &YPbPr VERTICAL WAIT          |
| 20D         | 18          | 18          | 833 TV VERTICAL WAIT               |
| 20E         | 38          | 38          | SAA7118 SUB_COLOR                  |
| 20F         | FF          | FF          | 如果20F是FF,则不对EEPROM进行初始化,           |
| 210         | AC          | AC          | 如果210-211不是AC,,则在开机时将对EEPROM进行初始化, |
| 211         | AC          | AC          | 如果210-211不是AC,,则在开机时将对EEPROM进行初始化, |
| 306         | BC          | BC          | 1080/60HZ同步分离电平选择                  |
| 307         | 3C          | 3C          | 1080/50HZ同步分离电平选择                  |
| 308         | 7E          | 7E          | Ypbpr同步分离电平选择                      |
| 309         | 50          | 50          | 开机等待时间                             |
| 30A         | 00          | 00          | SAA4979的HPEAKING                   |

备注：29F3A-N总线数据带VGA和高清功能，而29F9G-PN总线数据是不带VGA和高清功能。