第二章 整机流程方框图介绍

TCL HiD 背投彩电 HW42B28 机型采用新开发基础机芯 PM85,超级单芯片 U0C3 (TDA12063H)将 MCU、解码、音效等功能高度集成,归一化行频处理及 OSD 模块采用 MSTAR 公司的 MST5C1XA 芯片,后端显示处理采用 PHILIPS 公司的 TDA9330H。

第一节 整机组成

一、所用集成电路如表 2.1

1 //////	C 2. 1		
位号	型号	主要功能	封装结构
IC1	FH0067	单片数字会聚处理芯片	100 脚方形四列
IC2	P89C61X2	微处理器	40 脚双列
IC3	M24C323	32K 存储器	8 脚双列
IC4	IS61C256AH-15	帧存储器	28 脚双列
IC5~IC7	TL084C	双运算放大器	14 脚双列
UD1	TDA12063H	MCU+VCD+伴音处理	128 脚四列
UD18	P15V330	TV/PC RGB 信号切换处理电路	16 脚双列
UD7	MST5C16	数字处理器	208 脚四列
UD6\UD17\UD9	1117-3.3V	3.3V 稳压器	4 脚双列
UD21~UD22\UD8	1117-1.8V	1.8V 稳压器	4 脚双列
UD12	S36380	时钟发生器	8 脚双列
UD20	74BT3257	IIC 总线选择开关	16 脚双列
UD4~UD5	HY57V161620	帧存储器	50 脚双列
UD10	TDA9330H	显示处理	44 脚四列
IC801	KA5Q1265RF	电源处理	5 脚单列
IC840	T0P209	三端离线脉宽调制翻转开关	8 脚双列
IC802-A/B、		光电耦合器	4 脚双列
IC807-A/B			
IC301	TDA8177	场处理电路	7 脚单列
IC401	NJM4560	双运算放大器	8 脚双列
IC601	TDA7264	伴音功放	8 脚单列
IC8201~IC8202	ICSTK392-040	会聚功放	22 脚双列
IC8601	TDA7490	重低音功放	25 脚双列
IC7801/7901/7701	TDA6120Q	视频放大器	13 脚双列

二、整机组成框图如下图

